

# 用户手册

# 干兆网模块

明 德 扬 科 教

2023年11月30日

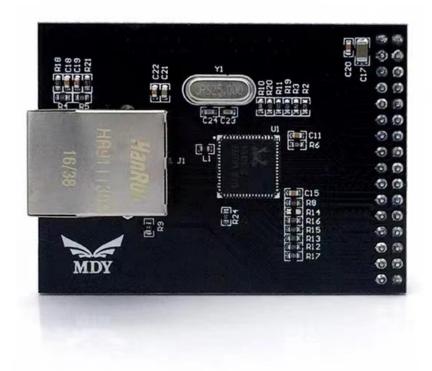


# 目录

千兆网模块	3
一、 产品介绍	4
1.1 产品图片	4
1.2 芯片概述	4
1.3 功能引脚定义	5
二、 快速入门	7
2.1 参考资料和软件工具	7
2.2 以太网包文格式	10
2.3 发送数据时序	
2.4 接收数据时序	11
2.5 RTL8211 测试程序	11
三、 像普通接口一样使用千兆网	13
四、技术支持	15
五、更多帮助	15



# 干兆网模块





# 一、 产品介绍

#### 1.1 产品图片



## 1.2 芯片概述

芯片型号:RLT8211

尺寸:58mm\*43mm

功能接口:GMII

应用领域:千兆网传输,适合于FPGA、STM32、ARM等CPU



支持格式:模块已经实现了PHY层协议;另提示FPGA的MAC IP核使用案例。其他层协议需要自行开发。

#### 1.3 功能引脚定义

D3V3		3	2 2		D3V3
ND I	E RXC	5	4 6	E MDIO	GND
	E MDC	7	6 8	E TXER	
	E TXD7	9	8 10	E TXD6	
	E TXD5	11	10 12	E TXD4	
	E TXC	13	12 14	E TXD3	
	E TXD2	15	14 16	E_TXD1	
	E RESET	17	16 18	E TXD0	
	E TXEN	19	18 20	E_GTXC	
	E CRS	21	20 22	E_COL	
	E RXER	23	22 24	E RXD7	
	E RXD6	25	24 26	E RXD5	
	E RXD4	27	26 28	E RXD3	
	E RXD2	29	28 30	E RXD1	
	E RXD0	31	30 30	E RXDV	
			32 32		

千兆网模块通过该管脚与板子相连。

管脚名	说明	方向	备注
		(本模块	
		视觉)	
D3V3	3.3V电压管脚	I	注意电压要求。
7			通电前要再三确认
			电压
GND	接地管脚	I	
E_RESET	千兆网复位管脚。值	I	
	为低电平时,复位有效。		
配置接口			





6/32

E_MDIO	配置接口中数据总线	IO	配置接口是通
E_MDC	配置接口的时钟线	I	用标准接口,可百度
			查看相应时序。
发送方向接口(	开发板发送数据给本模块,表	本模块再发给网络	各另一端)
E_TXER	发送包文错误指示信	I	发送接口的时
	号。表示该包文是错误的。		序,其实关键的是
	不常用,建议置为0即可。		TXC、TXD、TXEN。
E_TXD	发送包文数据总线,	I	这跟明德扬的规范
	GMII使用8位; RGMII使用	17/	信号一致的,TXC
	其中的4位。	-	就是时钟,TXD就
E_TXC	发送包文的时钟信	7 7	是数据,TXEN就是
	号,非GMII/RGMII模式时		VLD信号。
	使用。		但以太网发送
E_TXEN	发送包文数据使能信	I	的数据有格式要求,
	号。表示传输给本模块的		必须是以太网格式
4	数据有效。		的包文。详见下面描
E_GTXC	发送包文的时钟信	I	述。
	号。GMII/RGMII模式时,		
	时钟必须是125MHz。		
接收方向接口	(本模块从网络另一端接收至	<b>则数据,然后发</b> 给	开发板)
E_RXER	接收包文错误指示信	О	接收接口的时
	号,表示此包文有错误		序,关键的是RXC、
E_RXD	接收的数据总线,	О	RXD、RXDV。这跟
	GMII使用8位; RGMII使用		明德扬的规范信号
	其中的4位。		一致的,RXC就是
E_RXDV	接收包文数据使能信	О	时钟,RXD就是数

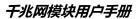


	号。表示传输给开发板的		据,RXDV就是VLD
	数据有效		信号。
E_RXC	接收包文的时钟信	О	接收到数据容
	号。GMII/RGMII模式时,		易,但要识别出数据
	时钟正常是是125MHz。注		的内容,则需要按照
	意,该时钟是本模块从网		以太网格式去解析。
	络中恢复出来的时钟,是		详见下面描述。
	由本模块发送开发板的。	X	
E_CRS	不常用,可不理。	0 //-	<b>V</b>
E_COL	不常用,可不理。	0	

# 二、快速入门

# 2.1 参考资料和软件工具

资料或工具	子类	说明	建议
wireshark		抓包软	安装
		件,通过	
,		该软件可	
		以抓取电	
		脑发送出	
		去或接收	
		过来的包	
		文。	





小兵以太网		发包软	安装
测试软件		件。通过	
		该软件,	
		可以在电	
		脑发送一	
		些常用格	
		式包文给	X
		本模块	
以太网基础	OSI参考模	OSI参考	理解有
知识	型资料	模型资	多少个
		料,有助	层次及
		于理解通	每个层
		信中各个	次的作
	$\times/11$	层次协	用
		议,是学	
		习通信的	
	(3)	基础。	
	Triple-Spee	ALTERA	关键是
$A \lor A$	d Ethernet	MAC IP	看初始
	MegaCore	核的说明	化流程。
	手册	文档,此	
		核能够实	
		现网络中	
		MAC这一	
		层的协	
		议。	



	网络层资	通信中网	理解IP
	料	络层的资	地址的
		料,可以	概念
		理解网络	
		IP地址等	
		概念	
	UDP资料	通信中	理解
		UDP协议	UDP中
		的资料	各字段
	ARP协议	ARP协议	理解
		的资料	ARP的
		K'	作用及
			流程
	DHCP协议	DHPC协	理解
		议的资料	DHCP
- /			的作用
	(5)		及流程
QUARTUS		QUARTU	使用
MAC IP核破		S如果要	ALTER
解方法		使用MAC	A的,记
× /		IP核,需	得要破
		要破解,	解
		里面是破	
		解的方法	
RTL8211测		RTL8211	重点学
试程序		的测试工	习



		程,可以	
		验证硬件	
		是否正	
		确,以及	
		理解时序	
RTL8211E(		RTL8211	遇到问
G)数据手册		的官方数	题可以
		据手册	阅览
明德扬		明德扬	4//
RTL8211千兆网模		RTL8211	
块原理图		千兆网模	
	,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,	块的原理	
		图	

#### 2.2 以太网包文格式

发送给本模式的包文, 以及从本模块获取的格式, 其一般 格式如下表:

前导码	目的	源	协议	数据	FCS
(8B)	MAC	MAC	类型		(4B)
	(6B)	(6B)	(2B)		

前导码:表示包文的开头,其内容64'h5555\_5555\_5555\_55d5。



目的MAC: 网络另一端的网卡物理地址。全1是广播包。

源MAC: 自己的网卡物理地址。

协议类型:

0x0800: IP数据报

0x0806: ARP数据报

0x88CC: LLDP链路层发现协议,不确定是否要用到数据:

即要发送的数据。一般最少是48字节。

FCS: 校验码,根据协议计算出的校验码。

#### 2.3 发送数据时序

#### 2.4 接收数据时序

### 2.5 RTL8211测试程序

程序层次结构

yitianNet\_to

p

----- u rtl8211 top

----- u\_key\_modul



e
------ u\_yitaiNET
------ rtl8211\_confi

g
------ u\_yitai\_contr
 ol
------ u\_yitaiNET\_driv
 er
------ u\_my\_pll1

yitianNet\_top是整个程序的顶层,其包括两个功能:配置功能和数据处理功能。

u\_rt18211\_top主要实现配置功能,当按下按键后,先复位PHY,然后再对PHY进行配置。配置的内容和个数,用户可以在rt18211\_config中定义。其格式如下图所示。

```
always @(*) begin
case(reg_cnt) 写读 地址 数据
0: maw_data = {2'b11,5'h0, 16'h4140};
1: maw_data = {2'b11,5'h01,16'h7949};
2: maw_data = {2'b11,5'h02,16'h5140};
3: maw_data = {2'b01,5'h03,16'h5140};
4: maw_data = {2'b01,5'h04,16'h5140};
5: maw_data = {2'b01,5'h05,16'h5140};
6: maw_data = {2'b01,5'h05,16'h5140};
```



每组中均定义了读写属性、地址和数据。写读属性,当值为"11",表示对该地址先写进数据,然后再读出来;当值为"01",表示仅读该地址;当值"10"时,表示仅写该地址;当值为"00"时,表示不处理。

用户可以参照此方式来定义自己的寄存器。注意参数 "REG\_CNT"表示有多少个寄存器要操作,增加或减少寄存器时,要修改此值。

u\_yitaiNET\_driver主要实现测试包文发送,以及从包文接收功能。测试包文发送的固定的包文,每隔一段时间发送。

#### 三、 像普通接口一样使用干兆网

使用千兆网,既要了解底层时序,又要了解各种MAC、UDP、ARP等协议,要花费大量的精力才能使用上千兆网。但大部分用户其实是不相关心协议细节的,仅仅是希望快速使用上网络,并能传输大量数据。

为此,明德扬提供了一个简单易用的IP核(另收费),该 IP核实现了MAC、ARP、IP、UDP等常用协议,但用户完全不需 要关心这些,只管收发数据就可以了,比使用串口还简单。



14/32

- ① 支付MAC/IP协议
- ② 支持UDP协议
- ③ 支付ARP协议,自动获取对端网卡的物理地址,用户无需要配置。
- ④ 支持包文长度配置,可根据用户需要设置每个发送包 文的数据长度。长度越长,利用效率越高。
- 5 根据用户需求支持ALTERA、XILINX和其他FPGA芯片, 支持FPGA各芯片型号。
- 6 DHCP功能需定制。包含DHCP功能,则模块自动获取IP 地址和对端的IP地址。真正实现即插即用。
- ⑦ 流控功能需要定制,默认不带流控。如果带流控功能,则支持发送侧响应流控;支持接收侧产生流控;支持不使能流控。

信号	I/O	
cfg_pack_size	I	配置每个包文的大小。不关心或不知道
		填什么时,建议填256。
cfg_des_ip	I	配置目的IP地址。查询对端网络的IP地
		址,再填写此项。
cfg_soc_ip	I	配置源IP地址。本端的IP地址,不关心
		或不知道填什么时,建议填



		C0A80009(192.168.0.9)。
arp_key	I	按下此键,则发送ARP请求包文,获取
		对端的MAC地址。接上网络后,按下此键,
		获取对端网卡的物理地址。
cfg_soc_mac	I	配置本地MAC地址。不关心或不知道
		填什么时,建议填010203040506。
tx_data	I	发送的数据
tx_vld	I	发送数据有效指示信号
tx_rdy	О	发送准备好指示信号
rx_data	О	接收的数据
rx_vld	О	接收数据有效指示信号
tx_byte_rate	О	实现统计发送速率
rx_byte_rate	0	实现统计接收速率

## 四、技术支持

在使用开发板遇到问题时,工作人员将通过电话,远程,Email 邮件,技术论坛,QQ、微信群等交流途径,提供全方位的技术支持。

售后: 开发板保修期为 6 个月,全国统一服务热线: 020-39002701, QQ: 1241003385 吴老师。

## 五、更多帮助

1、明德扬官网: 新版<a href="http://www.mdy-edu.com/">http://www.mdy-edu.com/</a> 旧版<a href="http://old.mdy-edu.com/">http://old.mdy-edu.com/</a>



2、客服热线: 18028595609 (微信同步)

3、论坛: www.fpgabbs.com

4、线上商城:

(1) <u>mdy-edu.taobao.com</u>

(2) <u>shop247359875.taobao.com</u>

5、FPGA交流群: 603926119

6、明德扬微信公众号:

